

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005年12月8日 (08.12.2005)

PCT

(10) 国際公開番号
WO 2005/117056 A1

(51) 国際特許分類⁷:

H01J 9/44, 11/02

(21) 国際出願番号:

PCT/JP2005/009830

(22) 国際出願日:

2005年5月24日 (24.05.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-154297 2004年5月25日 (25.05.2004) JP

(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人(米国についてのみ): 秋山浩二 (AKIYAMA, Koji). 山内成晃 (YAMAUCHI, Masaaki). 青木崇 (AOKI, Takashi). 青砥宏治 (AOTO, Koji).

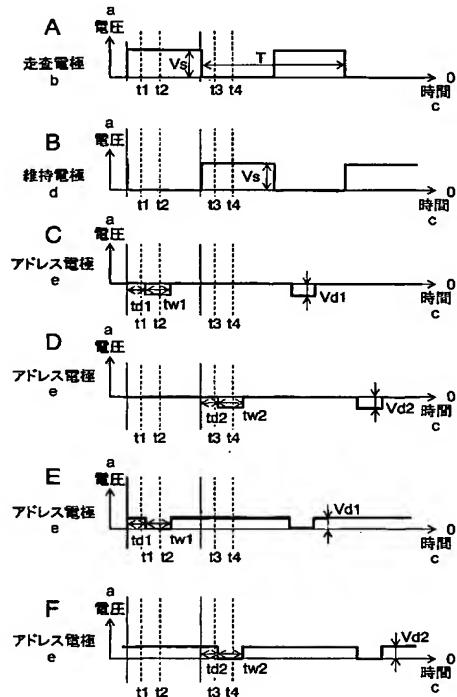
(74) 代理人: 岩橋文雄, 外(IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1006 番地 松下電器産業株式会社内 Osaka (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD,

[統葉有]

(54) Title: PLASMA DISPLAY PANEL AGING METHOD

(54) 発明の名称: プラズマディスプレイパネルのエーティング方法



(57) Abstract: There is provided a plasma display panel aging method having: a first aging period for performing aging by applying the voltage (Vd1) for suppressing self-erase discharge generated accompanying the aging voltage when voltage is applied so that the scan electrode is at the higher voltage side with respect to the sustaining voltage, to at least one of the scan electrode, the sustaining electrode, and the address electrode; and a second aging period for performing aging by applying the voltage (Vd2) for suppressing the self-erase discharge generated accompanying the aging voltage when voltage is applied so that the sustaining electrode is at the higher voltage side with respect to the scan electrode, to at least one of the scan electrode, the sustaining electrode, and the address electrode. This aging method can reduce the aging time and perform power-effective aging.

WO 2005/117056 A1

a... VOLTAGE
b... SCAN ELECTRODE
c... TIME
d... SUSTAINING ELECTRODE
e... ADDRESS ELECTRODE

[統葉有]



SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA,
UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

- (84) 指定国(表示のない限り、全ての種類の広域保護
が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA,
SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ,
BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,
BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,
IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:
— 國際調査報告書

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

(57) 要約:

プラズマディスプレイパネルのエージング方法であって、走査電極が維持電極に対して高電圧側になるように電圧を印加したときのエージング電圧に付随して発生する自己消去放電を抑制する電圧(V_{d1})を、走査電極、維持電極及びアドレス電極のうち少なくとも1つに印加してエージングする第1エージング期間と、維持電極が走査電極に対して高電圧側になるように電圧を印加したときのエージング電圧に付隨して発生する自己消去放電を抑制する電圧(V_{d2})を、走査電極、維持電極及びアドレス電極のうち少なくとも1つに印加してエージングする第2エージング期間とを有する。

当該エージング方法により、エージング時間を短縮することができ、電力効率の良いエージングを行うことが可能である。